



2025年度 第1回 EMC Design Engineer資格試験 ご案内

Certified by KEC & iNARTE(Exemplar Global)

一般社団法人KEC 関西電子工業振興センター
2025年4月

EMC Design Engineer資格(EMC設計技術者資格)について

- 電子機器・電気電子回路・プリント基板・実装の設計技術者を主対象とし、「EMC対応設計力を評価し、認証する」資格です。
- KEC関西電子工業振興センターと米国のiNARTE※(Exemplar Global)が、「世界共通の資格」として共同で設立運営している資格制度です。

※ iNARTE : International Association for Radio, Telecommunications and Electromagnetics,

iNARTE-EMC資格との違い

項目	EMC Design Engineer資格	iNARTE-EMC資格
概要	EMCの原理/原則を理解し、それを土台に開発の上流段階(LSIや回路・基本設計、商品開発、機器・システム設計など)、モノづくりの前にEMCを作り込む「EMC設計」の技術力を評価・認証します。	EMCの原理/原則を理解し、それを土台に社会に信頼されるEMC評価結果を導き出せる技術力を中心に、EMC測定環境の構築や規格超過試験品に対する対策技術について評価・認証します。

2025年度 第1回 EMC Design Engineer資格試験

試験資格	・ EMC Design Engineer資格 (EMC設計技術者資格) ・ Senior EMC Design Engineer資格 (シニアEMC設計技術者資格)
日時	2025年8月27日(水) 入室開始時間 8:30～ 試験時間は4時間 ただし13時までには終了すること
定員	40名
募集期間	2025年4月16日(水)～7月15日(火) ただし定員になり次第締め切ります。
受験料	14,300円(消費税込) なお、合格された方は、別途認証料 20,900円(消費税込)が必要です。
会場	オンライン 自宅または勤務先等、パソコン並びにネット環境のある場所から受験してください。

EMC Design Engineerオンライン試験を受験いただくには、スマートフォン・カメラ付きパソコン・本人確認用の顔写真付身分証(ローマ字表記)が必要です。

<パソコン>

OS	Windows 10 以上 または macOS
CPU	1GHz 以上
メモリ	4GB 以上
ブラウザ	Google Chrome/Microsoft Edge/Safari
通信速度	1Mbps 以上

※ OS及びブラウザは最新版を推奨

<スマートフォン> 試験中電源は常時ON

OS	iOS または Android
ブラウザ	Safari/Google Chrome
アプリ	Google Meet(推奨)

※ Google Meetが利用できない場合はブラウザでも対応可能

<試験要領>

各問3～5者選択肢からの選択方式、解答問題数50問、合格基準70点以上

<持込可能物>

参考図書、受験者が作成したノート、関数電卓、筆記用具
※パソコンに資料を入れて閲覧することはできません。

<オープンブック方式と事前整理の必要性>

参考図書に制限はありませんが、3～5冊程度にし、索引を作っておくなど事前準備を推奨します。

《受験資格》

資格名	受験者資格条件
EMC設計技術者資格	学士以上、または本分野 実務経験5年以上(学生時に受験可、卒業後に登録)
シニアEMC設計技術者資格	EMC設計技術者資格 取得後3年以上の実務経験が必要

《事前提出物》

- ・ 申請書
- ・ 推薦書(2名の推薦を受け、所定用紙にて提出、推薦者の自筆署名が必要)
※ 再受験及びシニア資格受験の場合は不要
- ・ 試験問題案 1問(所定用紙に日本語と英語で作成し、受験申請時に提出)
※ 問題案を審査し、良質なものについて最大2点をその受験者の成績に加点し合否判定

《出題内容》

出題分野と要求レベル

	略号	技術カテゴリー	標準	シニア
実応用分野	CM	EMC対策手法・対策部品	活用	専門
	DS	EMC設計・デザインレビュー	専門	専門
	SR	EMCシミュレーション・ルールチェック	活用	専門
	SP	SI・PI	活用	専門
	EP	電子回路・パワーエレクトロニクス	基本	活用
基礎分野	ES	電磁気学・シールド	活用	専門
	EC	回路理論	活用	専門
	MA	測定と解析	基本	活用
	SS	規制と規格	基本	基本
	MM	数学的基礎	基本	基本
	BK	EMC基礎知識	専門	専門
	TM	EMC技術関連用語	専門	専門
要求レベルの深さ 基本<活用<専門				

EMC資格の主たる対象と要求技術

Level H ↑ L	EMC設計技術者資格 要求分野		iNARTE-EMC資格 要求分野	
	強化分野		共通分野	
要求技術分野	非線形回路 分布定数回路 過渡現象 対策部品 SI・PI EMCシミュレーション ルールチェック デザインレビュー 電子回路基礎 パワーエレクトロニクス	電気回路 電磁界理論 伝送線路 シールド 静電気放電 接地・結合 EMC予測・解析 EMC設計 アンテナの基礎	専門用語 スペクトラム解析 数学 フィルタ 規格と仕様 試験と測定	ミリタリ関連 EMC管理 試験施設 電磁パルス (EMP) 落雷 特殊アンテナ
	新規・重点強化	同等レベル	要求レベル低減	対象外

《最近5回の試験結果》

試験実施		‘22年2回	‘23年1回	‘23年2回	‘24年1回	‘24年2回	累計
EMC 設計技術者	受験者(人)	37	28	41	25	37	694
	合格者(人)	18	16	14	11	17	332
	合格率(%)	49	57	34	44	46	48
シニアEMC 設計技術者	受験者(人)	4	4	3	2	2	56
	合格者(人)	1	1	1	0	0	26
	合格率(%)	25	25	33	0	0	46

《日本における会社別合格者数:上位6社(法人格省略)》

2025年4月

三菱電機エンジニアリング	46人	デンソー	24人
パナソニックG	27人	村田製作所	19人
パーソルエクセルHRパートナーズ	25人	東海理化	16人

《試験に向けて》

練習問題	https://www.kec.jp/img/committee/2025/emcde25_002.pdf
参考問題(外部)	http://www.gxk.jp/elec/musen/1ama/
参考図書	https://www.kec.jp/img/committee/2025/emcde25_001.pdf

お問い合わせ先

一般社団法人KEC関西電子工業振興センター
EMC設計技術者資格推進委員会 事務局 細田 一夫/房安 浩嗣
〒619-0237 京都府相楽郡精華町光台3丁目2番地2
TEL : 0774-29-9041 E-mail : emcde01@kec.jp



<https://www.kec.jp/seminar/emcde2025-1/>